EMPRESA MARANHENSE DE ADMINISTRAÇÃO PORTUÁRIA-EMAP
ESCLARECIMENTO SOBRE EDITAL DE LICITAÇÃO
PREGÃO PRESENCIAL Nº 017 /2017 – EMAP

O Pregoeiro da Empresa Maranhense de Administração Portuária – EMAP, nos termos do subitem 2.1 do Edital, torna público aos interessados, com base nas informações obtidas do setor técnico da EMAP, **RESPOSTA AO PEDIDO DE ESCLARECIMENTO** feito pela **empresa A B CAMPOS JUNIOR,** sobre itens do Edital da Licitação Pública do Pregão Presencial Nº 017/2017 – EMAP, cujo objeto é a contratação de empresa especializada para aquisição No-Breaks com baterias internas, e garantia estendida de 36 meses on-site, conforme Termo de Referência e a Minuta do Contrato constantes dos Anexos I e IX do Edital.

QUESTIONAMENTO 1:

Item-01 -Os equipamentos produzidos pela maioria dos fabricantes utilizam microprocessadores com tecnologia digital de última geração (CISC/FLASH ou RISC) que GARANTEM TODAS as funcionalidades e proteções exigidas neste edital além de muitas outras. As siglas CISC/FLASH, RISC/FLASH ou DSP, entre outras são todas denominadoras de microprocessadores ou processadores que utilizam a TECNOLOGIA DE PROCESSAMENTO DIGITAL e que são um dos pressupostos para um equipamento ou empresa pleitear os incentivos do PPB (Processo Produtivo Básico). A adoção de uma ou outra tecnologia não garante melhor ou pior performance ou funcionamento desde que, em qualquer condição, as características finais do produto sejam mantidas. Dessa forma entendemos que o produto com microprocessador CISC atende plenamente às exigências explicitadas neste pregão.

RESPOSTA EMAP:

Submetemos para manifestação da Gerência de Tecnologia da Informação da EMAP que assim se manifestou:

"Item 1: Ao contrário dos complexos CISC, os processadores RISC são capazes de executar apenas poucas instruções simples, e justamente por isso que os chips baseados nesta arquitetura são mais simples e muito mais baratos. Uma outra vantagem dos processadores que utilizam essa arquitetura é o fato de terem um menor número de circuitos internos, permitindo que se trabalhe com clocks mais altos. Um processador RISC é capaz de executar instruções muito mais rapidamente." Portanto, por se tratar da aquisição de equipamentos denominados Nobreaks, é desnecessários processadores avançados e caros para uma única função e, dessa forma, seja seguido o disposto na especificação do edital.
Fonte: http://www.sistemasembarcados.org/2015/11/15/processadoresarquitetura-risc-e-cisc/"

QUESTIONAMENTO 2:

Item-02 -Os fabricantes que consultamos, não possuem a quantidade de 9 baterias, no geral são 8 baterias ou 16, o que aumento em muito o preço do produto e fica inviável atender o preço estimado.

RESPOSTA EMAP:

Submetemos para manifestação da Gerência de Tecnologia da Informação da EMAP que assim se manifestou:

"Item 2: A informação não procede, inclusive está presente nos equipamentos cotados.
Fonte: http://www.sms.com.br/produtos/Nobreak-SMS/Sinus-Double-II-Black."

QUESTIONAMENTO 3:

Item-03 - Segundo os fabricantes, 16 Baterias de 12Vdc/7Ah não atinge 42 minutos de autonomia com carga de 2400wats, atingiria no máximo 10 minutos, teriam que ser baterias de pelo menos 9Ah, o que aumenta muito o custo do equipamento, e ficaria inviável fornecer pelo valor estimado.

RESPOSTA EMAP:

Submetemos para manifestação da Gerência de Tecnologia da Informação da EMAP que assim se manifestou:

"Item 3: A informação não procede, inclusive está presente nos equipamentos cotados. http://www.sms.com.br/aplicacoes/documentos/01sql07/inc/arquivo_hd_familia.asp?familiaID=N036."

.

São Luís/MA, 6 de setembro de 2017.

Vinicius Leitão Machado Filho
Pregoeiro da EMAP